



Wojskowa
Akademia
Techniczna

Wydział
Elektroniki



Warszawa, dnia 27 września 2016 roku



**DZIEKAN WYDZIAŁU ELEKTRONIKI
I TECHNIK INFORMACYJNYCH
POLITECHNIKI WARSZAWSKIEJ**

**ul. Nowowiejska 15 / 19
00-665 Warszawa**

Dotyczy: Zawiadomienia o publicznej obronie rozprawy doktorskiej.

Szanowny Panie Profesorze!

Pragnę poinformować, że w dniu 18 października 2016 roku o godzinie 12.00 w sali posiedzeń Rady Wydziału Elektroniki WAT nr 121/45, przy ul. Gen. Sylwestra Kaliskiego 2 w Warszawie odbędzie się publiczna obrona rozprawy doktorskiej:

mgr. inż. Pawła KWIATKOWSKIEGO

„Wielokanałowy interpolacyjny licznik czasu o precyzji pikosekundowej w programowalnym układzie scalonym”.

Promotor: dr hab. inż. Ryszard SZPLET, prof. WAT (WAT),
Recenzenci: prof. dr hab. inż. Marek ZIELIŃSKI (UMK),
dr hab. inż. Przemysław KREHLIK, prof. AGH (AGH).

Z rozprawą można się zapoznać w Bibliotece Głównej WAT.

Z poważaniem,

Dziekan

Wydziału Elektroniki WAT

D. P. Dobrowolski
dr hab. inż. Andrzej P. Dobrowolski, prof. WAT

Wykonano w 2 egzemplarzach.

Egz. nr 1 - adresat

Egz. nr 2 - a/a

Wykonał: - J.K. ☎ tel. 261-837446, 261-837733, e-mail: jan.kelner@wat.edu.pl

Wojskowa Akademia Techniczna im. Jarosława Dąbrowskiego, ul. gen. Sylwestra Kaliskiego 2, 00-908 Warszawa

NIP: 527-020-63-00, REGON: 012122900, www.wat.edu.pl

1/1