



DZIEKAN I RADA WYDZIAŁU ELEKTROTECHNIKI, ELEKTRONIKI,  
INFORMATYKI I AUTOMATYKI POLITECHNIKI ŁÓDZKIEJ  
zapraszają na

PUBLICZNĄ DYSKUSJĘ NAD ROZPRAWĄ DOKTORSKĄ  
w dyscyplinie elektronika  
**mgr inż. Przemysław Brylskiego**

na temat:

**IMPLEMENTACJA W UKŁADZIE FPGA RÓWNOLEGŁEGO PROCESORA DO PRZETWARZANIA I SEGMENTACJI  
OBRAZU METODĄ INSPIROWANĄ DZIAŁANIEM SIECI SYNCHRONIZOWANYCH OSCYLATORÓW**

Dyskusja odbędzie się w poniedziałek, 7 listopada 2016 r. o godz. 12<sup>15</sup>  
w sali konferencyjnej Wydziału EEIA PŁ  
Łódź, ul. B. Stefanowskiego 18/22.

Promotor: dr hab. inż. Michał Strzelecki, prof. nadzw. Politechnika Łódzka  
Recenzenci: prof. dr hab. inż. Andrzej Handkiewicz Politechnika Poznańska  
dr hab. inż. Ryszard Wojtyna, prof. nadzw. UTP Bydgoszcz

Z treścią rozprawy i opiniami recenzentów można zapoznać się w czytelnii  
Biblioteki Głównej Politechniki Łódzkiej.

Streszczenie pracy wraz z recenzjami umieszczone są na stronie internetowej Wydziału EEIA.

