

mroczyński

ROBERT MROCZYŃSKI

Robert Mroczyński urodził się 2 marca 1978 roku w Warszawie, gdzie też ukończył XXXV Liceum Ogólnokształcące im. Bolesława Prusa w klasie o profilu matematyczno-fizycznym (1997). W następnym roku rozpoczął studia na Wydziale Elektroniki i Technik Informacyjnych Politechniki Warszawskiej. Po uzyskaniu tytułu magistra inżyniera (specjalność Mikroelektronika) rozpoczął studia III stopnia (2003). Pracował w Instytucie Technologii Elektronowej na stanowisku inżyniera, a także jako asystent w Instytucie Mikroelektroniki i Optoelektroniki Politechniki Warszawskiej. W 2008 roku uzyskał tytuł doktora nauk technicznych w zakresie elektroniki i od tego samego roku pracuje jako adiunkt w Instytucie Mikroelektroniki i Optoelektroniki Politechniki Warszawskiej.

Jest autorem bądź współautorem 17 publikacji naukowych, w tym 8 z nich notowane są na Liście Filadelfijskiej. W swoim dorobku posiada także 18 komunikatów oraz 5 wystąpień konferencyjnych (w tym dwa wystąpienia zagraniczne). Jego komunikaty konferencyjne zostały trzykrotnie wyróżnione na konferencjach ELTE (2004 i 2007) oraz na międzynarodowym sympozjum „Diagnostics & Yield” (2006). Recenzował także prace naukowe zgłaszane na 216th Meeting of Electrochemical Society w panelu tematycznym: „EuroCVD XVII and CVD-17”.

Realizował jako jeden z wykonawców zadania w trzech projektach europejskich: *Sili-*



con-based Nanodevices — SINANO (2004–2007), *Pulling the Limits of NanoCMOS Electronics* — PULLNANO (2007–2008) oraz *Silicon-based Nanostructures and Nanodevices for Long Term Microelectronics Applications* — NANOSIL (2008–2011). Aktualnie jest także wykonawcą dwóch projektów własnych oraz kierownikiem projektu pt. *Technologia i charakterystyka struktur MIS z podwójną warstwą dielektryka bramkowego dla zastosowań w nielotnych pamięciach półprzewodnikowych (NVSM)*.

W 2009 roku uzyskał stypendium CAS/2/POKL dla młodych doktorów w ramach Programu Rozwojowego Politechniki Warszawskiej, realizowanego przez Centrum Studiów Zaawansowanych Politechniki Warszawskiej.

Dwukrotnie wygłaszał wykłady i lekcje festiwalowe na XIII i XIV Warszawskim Festiwalu Nauki (2009 i 2010). Uzyskał także nominację i uczestniczył w charakterze Eksperta Branżowego w projekcie *Foresight priorytetowych, innowacyjnych technologii na rzecz automatyki, robotyki i techniki pomiarowej*.

Słowa kluczowe

- mikroelektronika
- technologia półprzewodnikowa
- układy scalone
- CMOS
- MEMS