

borowik

GRZEGORZ BOROWIK

Grzegorz Borowik urodził się 7 października 1977 roku w Katowicach. Szkołę podstawową i liceum ogólnokształcące ukończył w Zawierciu. Dyplom magistra inżyniera ze specjalnością Matematyka w ubezpieczeniach i finansach uzyskał w 2002 roku na Wydziale Fizyki Technicznej i Matematyki Stosowanej Politechniki Warszawskiej na kierunku Matematyka. Od 2004 roku jest zatrudniony w Instytucie Telekomunikacji na Wydziale Elektroniki i Technik Informacyjnych Politechniki Warszawskiej jako nauczyciel akademicki — odpowiednio, na stanowisku asystenta w latach 2004–2007, a od 2007 roku na stanowisku adiunkta. Stopień doktora nauk technicznych w zakresie telekomunikacji uzyskał na Wydziale Elektroniki Politechniki Warszawskiej w 2007 roku. Rada Wydziału uznała jego pracę doktorską za wyróżniającą się.

Grzegorz Borowik swoją ścieżkę naukową rozpoczął na Wydziale Fizyki Technicznej i Matematyki Stosowanej (obecnie Wydział Matematyki i Nauk Informacyjnych), gdzie zajmował się algorytmami aproksymacji z dziedziny metod numerycznych. Od 2002 roku rozpoczął prace badawcze w dziedzinie metod syntezy układów sekwencyjnych już na Wydziale Elektroniki i Technik Informacyjnych. Jego zainteresowania są ukierunkowane na metody syntezy logicznej dla cyfrowego przetwarzania sygnałów, ochrony informacji oraz zadań reprezentacji i pozyskiwania danych. Zajmuje się również sprzętową implementacją algorytmów kryptograficznych.



Wyniki prac Grzegorza Borowika były prezentowane na wielu konferencjach krajowych i międzynarodowych. W swoim dorobku naukowym ma kilka artykułów publikowanych w zbiorowych pracach monograficznych Springer Verlag oraz innych czasopismach. Łącznie jest autorem lub współautorem ponad 30 publikacji. W 2005 roku autorska praca *FSM Coding for Optimal Serial Decomposition* została wyróżniona przez Polish Society for Theoretical and Applied Electrical Engineering — PTETiS. W 2009 roku Polska Sekcja IEEE ED uhonorowała nagrodą specjalną artykuł *Logic Synthesis Strategy for FPGAs with Embedded Memory Blocks*, którego Grzegorz Borowik jest współautorem.

W 2010 roku Grzegorz Borowik został zaproszony do współpracy z Uniwersytetem w Newadzie (w ramach projektu *Program Rozwojowy Politechniki Warszawskiej*), gdzie przez dwa miesiące pracował jako *visiting assistant professor*, zajmując się między innymi syntezą układów sterowania.

W swojej działalności dydaktycznej w latach 2004–2010 Grzegorz Borowik prowadził zajęcia ćwiczeniowe, laboratoryjne bądź projektowe z przedmiotów: „Układy logiczne”, „Układy cyfrowe”, „Projektowanie programowalnych układów scalonych”, „Projektowanie wiarygodnych systemów cyfrowych”. W tym

Słowa kluczowe

- synteza logiczna
- problemy boolowskie
- eksploracja danych, algorytmika
- złożoność obliczeniowa

B

okresie prowadził również część wykładów z przedmiotu „Układy logiczne”.

W 2008 roku Grzegorz Borowik otrzymał nagrodę indywidualną Rektora Politechniki Warszawskiej za osiągnięcia naukowe. Jest laureatem Naukowego Stypendium Wyjazdowego dla Nauczyciela Akademickiego Politechniki Warszawskiej przyznanego w drodze konkursu nr CAS/7/POKL przez Centrum Studiów Zaawansowanych Politechniki Warszawskiej w 2009 roku.

W okresie 2004–2010 był uczestnikiem pięciu projektów badawczych, m.in. grantu *Novel Digital Signal and Image Processing Software and Hardware for Information Systems*, przy współpracy z Nanyang Technological University w Singapurze oraz grantu *Projektowanie układów cyfrowych do zastosowań w systemach i sieciach telekomunikacyjnych o wysokiej wiarygodności działania*, realizowanych przy użyciu struktur programowalnych FPGA/CPLD Ministerstwa Nauki i Informatyzacji.

Od 2007 roku Grzegorz Borowik jest redaktorem czasopisma „International Journal

of Electronics and Telecommunications” (poprzednia nazwa: „Electronics and Telecommunications Quarterly”) Komitetu Elektroniki i Telekomunikacji Polskiej Akademii Nauk. W okresie swojej działalności wprowadził w czasopiśmie wiele zmian mających na celu rozpowszechnienie periodyka w międzynarodowym środowisku naukowym. Między innymi wprowadzona została publikacja elektroniczna oraz darmowy dostęp do artykułów. Czasopismo zyskało nowy ujednolicony format, a na początku 2010 roku został zmieniony tytuł.

W 2009 roku został zaproszony na konferencję „12th International Conference on Computer Aided Systems Theory” do przeprowadzenia sesji zatytułowanej *Metody przetwarzania sygnałów*. Jest członkiem komitetu programowego konferencji „International Conference on Broadband and Biomedical Communications”.

Ma żonę Ewelinę. W lipcu 2010 roku urodziła się im córka Antonina Natalia.

Jego hobby to fotografia w każdym tego słowa znaczeniu.

