

kasprowicz

DOMINIK KASPROWICZ

Dominik Kasprowicz urodził się 6 kwietnia 1976 roku w Warszawie. W 2001 roku uzyskał dyplom magistra inżyniera na Wydziale Elektroniki i Technik Informacyjnych Politechniki Warszawskiej. W latach 2001–2006 był uczestnikiem studiów doktoranckich na Wydziale Elektroniki i Technik Informacyjnych. W tym okresie odbył ośmiomiesięczny staż w firmie PDF Solutions (San Jose w Kalifornii), gdzie zajmował się m.in. projektowaniem struktur testowych dla przemysłu półprzewodnikowego i analizą czynników wpływających na uzysk produkcyjny. Stopień doktora nauk technicznych w dziedzinie elektroniki uzyskał (z wyróżnieniem) w 2006 roku w Instytucie Mikroelektroniki i Optoelektroniki Wydziału Elektroniki i Technik Informacyjnych za pracę na temat wpływu rozrzutów produkcyjnych na sygnał zegara w układach cyfrowych, prowadzoną pod kierownictwem Andrzeja Pfitznera. Od 2006 roku jest zatrudniony w Instytucie Mikroelektroniki i Optoelektroniki (od 2006 roku na stanowisku asystenta, zaś od 2007 roku — adiunkta). Prowadzi zajęcia dydaktyczne (projekty oraz laboratoria), m.in. z projektowania analogowych układów scalonych oraz inżynierskich zastosowań metod Monte Carlo.

Zainteresowania naukowe Dominika Kasprowicza obejmują m.in. automatyczną opty-



malizację układów analogowych oraz modelowanie tranzystorów akumulacyjnych. W 2007 roku otrzymał nagrodę Rektora Politechniki Warszawskiej za działalność naukową. Od 2007 roku jest zaangażowany w prace nad nowatorską konstrukcją tranzystora dwubramkowego VeSFET, gdzie jest odpowiedzialny m.in. za modelowanie pojemności i eksplorację zastosowań analogowych.

Dominik Kasprowicz jest autorem lub współautorem kilkunastu publikacji naukowych związanych z tranzystorem VeSFET, a także dotyczących testowania układów cyfrowych i modelowania przestrzennego rozrzutu sygnału zegara (*clock skew*) w układach scalonych.

Słowa kluczowe

- modelowanie pojemności w tranzystorach akumulacyjnych
- modelowanie tranzystorów dwubramkowych (VeSFET)
- automatyczna optymalizacja układów analogowych