

## o p a l s k a

## KATARZYNA OPALSKA

Katarzyna Opalska urodziła się w 1961 roku w Warszawie. W 1979 roku ukończyła XLIV Liceum Ogólnokształcące im. Antoniego Dobieszewskiego w Warszawie i (zwolniona z egzaminów wstępnych) rozpoczęła studia na Wydziale Elektroniki Politechniki Warszawskiej, w Instytucie Podstaw Elektroniki. Studia ukończyła w 1984 roku dyplomem magistra inżyniera elektronika ze specjalnością Aparatura elektroniczna. Tytuł doktora nauk technicznych w dziedzinie elektroniki otrzymała w 1998 roku za rozprawę doktorską *Komputerowo-pomiarowa weryfikacja modelu diody ładunkowej* obronioną na Wydziale Elektroniki i Technik Informacyjnych (promotor — profesor Jerzy Baranowski).

Od czerwca 1985 roku (po półrocznym stażu na stanowisku młodszego konstruktora w Centralnym Laboratorium Radiokomunikacji) zatrudniona została na macierzystej uczelni w Instytucie Podstaw Elektroniki, przemianowanym następnie na Instytut Systemów Elektronicznych. Początkowo pracowała na stanowisku konstruktora, w 1998 roku została adiunktem.

Jeszcze przed ukończeniem pracy doktorskiej zgromadziła znaczący dorobek publikacyjny, głównie w materiałach międzynarodowych konferencji naukowych. Była też współautorką książki *Systemy interfejsu w miernictwie* (1985).

Jej zainteresowania naukowe początkowo koncentrowały się wokół zagadnień dotyczących komputerowo sterowanej aparatury pomiarowej, automatyzacji pomiarów elektrycznych, a także modelowania elementów i przyrządów półprzewodnikowych. W kolejnych



latach zajmowała się głównie modelowaniem i identyfikacją parametrów, szczególnie w odniesieniu do elementów szybkiej techniki impulsowej oraz metodami analizy komputerowej układów elektronicznych. W okresie krótkiej pracy (1990–1991, niepełny wymiar) w Texas A & M University na stanowisku programisty zajmowała się konstrukcją symbolicznych modeli opóźnienia w układach cyfrowych CMOS.

Jest autorką lub współautorką około 20 publikacji z tej dziedziny (głównie artykuły w materiałach konferencyjnych). Najważniejszymi są: *A Charge Model of Step Recovery Diode for CAD* (w „MTT-S Digest”, 1997), *A Pulser with Inverted Microstrip Line for Time-domain Reflectometry* (w „Proc. of SPIE”, 2007), *TDR-based Examination of DSL Transmission Line* (w „Electronics and Telecommunications quarterly”, 2008).

W ramach obowiązków dydaktycznych prowadziła zajęcia z przedmiotów „Metody numeryczne” i „Algorytmy i struktury danych” oraz związanych z programowaniem niskiego poziomu (assembler, technika mikroprocesorowa), projektowaniem układów VLSI przy uży-

## Słowa kluczowe

- CAD
- modelowanie
- elementy szybkiej techniki impulsowej



ciu narzędzi CAD, a także „Układy elektroniczne” (również w języku angielskim). Była też współautorką 2 zbiorów zadań dla studentów: z dziedziny układów impulsowych i cyfrowych (1997) oraz algorytmów i struktur danych (2011). Za działalność dydaktyczną otrzymała zespołową nagrodę I stopnia Rektora Politechniki Warszawskiej (1997). Zajmowała się też działalnością organizacyjną związaną z planowaniem dydaktyki w Zakładzie Układów i Systemów Elektronicznych.

