

tomaszewicz

PAWEŁ TOMASZEWICZ

Paweł Tomaszewicz urodził się 19 grudnia 1970 roku we Włocławku. Tam też ukończył szkołę podstawową oraz technikum elektryczne. Jest absolwentem Wydziału Elektroniki Politechniki Warszawskiej, gdzie uzyskał tytuły i stopnie: w 1995 roku — magistra inżyniera elektroniki i telekomunikacji w zakresie telekomunikacja i w 2001 roku — doktora nauk technicznych w dyscyplinie telekomunikacja. Recenzentem pracy zatytułowanej *Samotestowanie układów FPGA realizujących funkcję użytkownika* był profesor Andrzej Kraśniewski.

Od 1997 roku był asystentem w Instytucie Telekomunikacji Politechniki Warszawskiej, a od 2001 roku jest pracownikiem Instytutu Telekomunikacji Politechniki Warszawskiej na stanowisku adiunkta. Jego dorobek naukowy to autorstwo i współautorstwo 3 książek oraz ponad 40 publikacji.

Od początku swojej pracy zajmował się problematyką testowalności układów oraz realizacji algorytmów przetwarzania informacji w układach programowalnych przez użytkownika w Zakładzie Podstaw Telekomunikacji.

W początkach swojej działalności dydaktycznej prowadził zajęcia laboratoryjne i ćwiczenia oraz zajęcia projektowe z: „Arytmetyki komputerowej”, „Układów logicznych”, „Układów cyfrowych”, „Projektowania wiarygodnych



systemów cyfrowych”, „Syntezy i optymalizacji układów cyfrowych”, a ostatnio prowadzi zajęcia projektowe i wykład „Projektowanie programowalnych układów scalonych”. Prowadzi także wykład i zajęcia projektowe z „Systemów cyfrowych” w ramach studiów przez Internet OKNO Politechniki Warszawskiej. Był opiekunem 29 prac dyplomowych inżynierskich i magisterskich. Za osiągnięcia w dziedzinie dydaktycznej otrzymał Nagrodę Zespołową Rektora Politechniki Warszawskiej I stopnia i II stopnia (dwukrotnie).

Oprócz działalności dydaktycznej zajmuje się wdrażaniem nowego oprogramowania i sprzętu naukowo-badawczego w ramach Laboratorium Układów Cyfrowym ZPT, pełniąc funkcję kierownika.

Słowa kluczowe

- układy programowalne przez użytkownika
- CPLD/FPGA
- języki opisu sprzętu