

# z u b e r e k

## WŁODZIMIERZ M. ZUBEREK

Włodzimierz Michał Zuberek urodził się 24 września 1943 roku. Po ukończeniu Liceum Ogólnokształcącego im. Antoniego Osuchowskiego w Cieszynie, w 1960 roku rozpoczął studia na Wydziale Łączności Politechniki Warszawskiej. Studia te ukończył w 1966 roku, ze specjalnością Maszyny Matematyczne. Jeszcze przed egzaminem dyplomowym rozpoczął pracę w Katedrze Budowy Maszyn Matematycznych, później przekształconej w Instytut Informatyki Politechniki Warszawskiej.

Trudno jest dzisiaj wyobrazić sobie jak wyglądały komputery i jakie oprogramowanie było dostępne na przełomie lat sześćdziesiątych i siedemdziesiątych. A jednak już wtedy powstało wiele ciekawych zastosowań i jeszcze ciekawszych pomysłów. Nie ma, niestety (i pewnie nie będzie, bo osób znających tamte czasy jest coraz mniej) rzetelnego udokumentowania tego niepowtarzalnego okresu, z pewnością zasługującego na określenie „pionierski” w najlepszym znaczeniu tego słowa, i stanowiącego jeden z ciekawszych rozdziałów polskiej informatyki.

W 1975 roku Włodzimierz M. Zuberek wyjechał na roczny staż naukowy do International Institute for Applied Systems Analysis w Laxenburg, Austria, gdzie zajmował się opracowaniem programów symulacyjnych dla prognozowania zasobów wodnych.

Po powrocie, w 1978 roku, obronił (z wyróżnieniem) pracę doktorską na Wydziale Elektroniki Politechniki Warszawskiej. W rozprawie sformułował rozszerzony formalny model sieci Petriego, przewidziany do oceny wy-



dajności systemów współbieżnych. Model ten był później wielokrotnie modyfikowany i rozszerzany, ale do dziś zachował swój oryginalny charakter i swoje podstawowe własności.

We wrześniu 1981 roku Włodzimierz M. Zuberek wyjechał na stypendium do McMaster University w Hamilton (Kanada), gdzie zajmował się zagadnieniami optymalizacji systemów energetycznych. Po rocznym pobycie w Kanadzie przeniósł się do Texas University w College Station jako *visiting assistant professor* w School of Electrical Engineering. Tam, we współpracy z Maciejem Styblińskim, rozpoczął realizację projektu SPICE-PAC, projektu, który w zamierzeniu miał trwać dwa lata, a zakończył się ponad 15 lat później. Intencją tego projektu było stworzenie oprogramowania symulacyjnego, które dzisiaj można by nazwać komponentowym, ale które wówczas odbiegało od obowiązujących standardów i wzbudzało spore

### Słowa kluczowe

- informatyka
- modele systemów współbieżnych
- teoria języków programowania
- architektura systemów komputerowych

Z

zainteresowanie. Kontakty nawiązane przy okazji tego projektu doprowadziły do wieloletniej współpracy z laboratorium badawczym France Telecom w Bagneux koło Paryża oraz z Commissariat de l'Energie Atomique w Bruyeres-Le-Chatel.

Na początku 1984 roku Włodzimierz M. Zuberek przeniósł się do Department of Computer Science, Memorial University w St. John's, Kanada, początkowo jako *visiting associate professor*, wkrótce potem *associate professor*, a od 1990 roku do dziś jako *full professor*. Przez około 10 lat kierował programem magisterskim i doktorskim z zakresu informatyki, a w latach 2000–2003 prowadził Interdisciplinary Computational Science Program.

Jednym z efektów regularnych wizyt Włodzimierza M. Zuberka w Warszawie było złożenie pracy habilitacyjnej na Wydziale Elektroniki i Technik Informatycznych Politechniki Warszawskiej i jej obrona w styczniu 2002 roku.

W 2005 roku, podczas kolejnego pobytu w kraju, Włodzimierz M. Zuberek włączył się w prace przygotowujące utworzenie Międzywydziałowego Studium Zastosowań Informatyki SGGW. Studium to wkrótce po utworzeniu zostało przekształcone w Wydział Zastosowań Informatyki i Matematyki SGGW.

Powołanie Katedry Zastosowań Informatyki (z którą jest nadal związany), z jednej strony zakończyło proces organizacyjny Wydziału (przynajmniej na pewien czas), a z drugiej strony otworzyło możliwości nowych inicjatyw akademickich, takich jak właśnie powstający program magisterski oraz planowany program doktorski.

Włodzimierz M. Zuberek jest autorem około 150 prac opublikowanych w renomowanych czasopismach, takich jak: „IEEE Transactions on Automation and Robotics” (obecnie „IEEE Transactions on Automation Science and Engineering”), „IEEE Transactions on Semiconduc-

tor Manufacturing”, „IEE Proceedings on Circuits, Devices and Systems”, „Fundamenta Informaticae”, „Simulation Modeling Practice and Theory”, „Transactions of the Society for Computer Simulation”, „International Journal of Critical Computer-Based Systems”, a także prac prezentowanych na wielu konferencjach międzynarodowych, np. International Conference on Applications of Concurrency to System Design, International Conference on Petri Nets and Performance Models, International Symposium on Circuits and Systems, International Conference on Computer Design i wiele innych. W 2007 roku, praca *Component Compatibility and Its Verification*, opracowana wspólnie z doktorantem, D.C. Craigiem, otrzymała „Best Paper Award” na konferencji Second IEEE International Conference on Digital Telecommunications w Silicon Valley (Kalifornia).

Przez wiele lat Włodzimierz M. Zuberek uczestniczył w komitetach programowych konferencji dotyczących różnych aspektów współbieżności, takich jak International Conference on Applications and Theory of Petri Nets, International Conference on Applications of Concurrency to System Design czy International Conference on Petri Nets and Performance Models.

W ciągu wielu lat Włodzimierz M. Zuberek opracował i prowadził wykłady z zakresu informatyki teoretycznej, dotyczących języków formalnych i teorii automatów, teorii algorytmów, teorii kompilacji, teoretycznych podstaw języków programowania, a także architektury systemów komputerowych, modelowania systemów i oceny ich wydajności. W 2003 roku otrzymał Distinguished Scholar Medal przyznany przez Memorial University.

Włodzimierz M. Zuberek jest członkiem Association for Computing Machinery oraz IEEE Computer Society. Jest również członkiem Gesellschaft für Informatik.

