

zbierzchowski

BOGDAN ZBIERZCHOWSKI

Bogdan Zbierzchowski urodził się w 1947 roku w Sierpcu (województwo mazowieckie). Tamże w 1964 roku ukończył liceum ogólnokształcące. W 1970 roku uzyskał dyplom magistra inżyniera w zakresie elektroniki, specjalności Teletechnika na Wydziale Elektroniki Politechniki Warszawskiej. Na tym Wydziale w 1978 roku uzyskał stopień doktora nauk technicznych za rozprawę *Metody symulacji zniekształceń czasowych i błędów w synchronicznych przebiegach binarnych dla potrzeb miernictwa teledacyjnego*. Od kwietnia 1970 roku jest zatrudniony w Politechnice Warszawskiej jako nauczyciel akademicki w Instytucie Telekomunikacji w Zakładzie Podstaw Telekomunikacji, obecnie na stanowisku docenta. Od 1994 roku jest redaktorem naczelnym miesięcznika naukowo-technicznego „Przegląd Telekomunikacyjny i Wiadomości Telekomunikacyjne”, organu Stowarzyszenia Elektryków Polskich, wydawanego przez Wydawnictwo SIGMA-NOT pod auspicjami Komitetu Elektroniki i Telekomunikacji Polskiej Akademii Nauk.

Bogdan Zbierzchowski jest zamiłowanym i wytrawnym dydaktykiem. Brał udział w opracowaniu wielu nowych zajęć dydaktycznych, dotyczących głównie teorii układów logicznych oraz projektowania układów i systemów cyfrowych. Były to wykłady, ćwiczenia, projekty i laboratoria oraz pomoce dydaktyczne, do których można zaliczyć współautorstwo kilkunastu książek, podręczników i skryptów z tego zakresu. Na szczególną uwagę zasługuje współudział w opracowaniu prezentacji (slaj-



dów) do wykładów „Układy logiczne”. Za działalność dydaktyczną otrzymał w 2002 roku ze społeczną Nagrodę Rektora Politechniki Warszawskiej. Jest opiekunem wielu studenckich pracowni problemowych i dyplomowych, wynikiem których jest łącznie kilkadziesiąt obronionych dyplomów inżynierskich i magisterskich, w tym prac wyróżnianych i nagradzanych. Prowadzi także seminaria dyplomowe inżynierskie i magisterskie. Jest lubiany przez studentów, doktorantów i kolegów w Zakładzie i Instytucie. Za działalność dydaktyczną w 2010 roku został odznaczony Medalem Komisji Edukacji Narodowej.

Bogdan Zbierzchowski posiada także znaczący dorobek naukowo-badawczy. W latach 1970–1980 brał udział w pracach naukowych (prowadzonych w Instytucie Telekomunikacji Politechniki Warszawskiej) dotyczących metod i przyrządów pomiarowych dla telekomunika-

Słowa kluczowe

- synteza logiczna
- układy cyfrowe
- telekomunikacja

Z

cji cyfrowej oraz metod projektowania i teorii układów logicznych i cyfrowych. Wyniki tych prac zostały wyróżnione wieloma Nagrodami Rektora Politechniki Warszawskiej oraz nagrodą specjalną w I Ogólnopolskim Konkursie na Aparaturę Naukowo-Badawczą w 1973 roku.

W latach 1976–1980 brał również udział w pracach naukowych związanych z automatycznym projektowaniem układów cyfrowych. W latach 1980–1982 uczestniczył w pracach związanych z elektronizacją central systemu E10 oraz w pracach badawczych wykonywanych na zlecenie Radomskiej Wytwórni Telekomunikacyjnej i Państwowych Zakładów Teletransmisyjnych.

W dorobku publikacyjnym posiada kilkanaście publikacji i opracowań związanych z prowadzonymi pracami naukowymi oraz działalnością dydaktyczną. W szczególności był współautorem rozdziałów przedstawiających syntezę kombinacyjnych i sekwencyjnych układów cyfrowych w pracy zbiorowej *Projektowanie cyfrowych układów telekomunikacyjnych*, wydanej przez Wydawnictwa Komunikacji i Łączności w 1977 roku.

Począwszy od 1982 roku brał udział w pracach badawczych w dziedzinie metod syntezy układów logicznych. Niektóre wyniki tych prac opublikowane zostały w pracy zbiorowej *Cyfrowe układy telekomunikacyjne* (WKiŁ, 1986), której jest współautorem.

Od 1990 roku bierze aktywny udział w pracach naukowych — grantach Ministerstwa Nauki i Szkolnictwa Wyższego (przedtem Komitetu Badań Naukowych), dotyczących projektowania cyfrowych układów i systemów w strukturach programowalnych.

Jego działalność naukowa obejmuje również współautorstwo obszernych monografii

z tej dziedziny. Z istotniejszych prac w tym zakresie należy wymienić: *Programowalne moduły logiczne w syntezie układów cyfrowych* (WKiŁ, 1992), *Komputerowe projektowanie układów cyfrowych w strukturach PLD* (WKiŁ, 1993), *Kompilatory układów logicznych* (Oficyna Wydawnicza Politechniki Warszawskiej, 1995), *Komputerowe projektowanie układów cyfrowych* (WKiŁ, 2000), *Synteza układów cyfrowych* (WKiŁ, 2003), *Programowalne układy przetwarzania sygnałów i informacji* (WKiŁ, 2008).

Bogdan Zbierchowski jest aktywny na polu organizacyjnym w Uczelni, na Wydziale i w Zakładzie. W latach 1987–2003 był członkiem Rektorskiej Komisji Mieszkaniowej, także jej wiceprzewodniczącym. Od września 2003 roku jest sekretarzem Rady Wydziału Elektroniki i Technik Informacyjnych, a od października 2008 roku — jej członkiem. W Zakładzie pełni (nieformalnie) funkcję zastępcy kierownika; do jego zadań należą zwłaszcza sprawy organizacyjne i finansowe. Od 1995 roku jest członkiem i sekretarzem Sekcji Telekomunikacji Komitetu Elektroniki i Telekomunikacji Polskiej Akademii Nauk.

Był wyróżniony 5 Nagrodami Ministra Nauki i Szkolnictwa Wyższego i Ministra Edukacji Narodowej oraz 5 Nagrodami Rektora Politechniki Warszawskiej. Ponadto za działalność redaktorską i publicystyczną został odznaczony przez Stowarzyszenie Elektryków Polskich Medalem im. Prof. Janusza Groszkowskiego (dwukrotnie — w 1999 i 2007 roku), Honorową Odznaką Naczelnej Organizacji Technicznej, Złotą Honorową Odznaką Stowarzyszenia Elektryków Polskich oraz Brązowym Krzyżem Zasługi (2009), Medalem Komisji Edukacji Narodowej.